

Objetivos formativos del Tema 1. Elementos del computador y su interconexión

Sergio Barrachina Mir

Germán Fabregat Llueca

A continuación se muestran los objetivos formativos correspondientes al *Tema 1. Elementos del computador y su interconexión* de la asignatura *Estructura de computadores* (EI1004/MT1004) de los grados en Ingeniería Informática y en Matemática Computacional de la Universitat Jaume I.

Los objetivos marcados en negrita, si los hubiera, son los objetivos mínimos que el estudiante debe alcanzar para poder superar la asignatura.

Una vez cursado el tema, el estudiante deberá ser capaz de:

- 1.1 **Enumerar y describir los componentes de un computador: procesador (camino de datos y control), memoria y entrada/salida.**
- 1.2 **Describir el mecanismo mediante el que un procesador ejecuta las instrucciones, así como la interacción entre procesador, memoria y entrada/salida.**
- 1.3 Definir qué se entiende por programa, y describir y diferenciar entre lenguajes de alto nivel, lenguaje ensamblador y lenguaje máquina.
- 1.4 Definir qué es la *arquitectura del juego de instrucciones* (ISA) de un computador y enumerar las características que la forman.
- 1.5 Enumerar los distintos tipos de instrucciones de los procesadores, explicar qué es el formato de instrucción y en qué consisten los modos de direccionamiento.
- 1.6 Diferenciar entre arquitectura y organización de una arquitectura.
- 1.7 Diferenciar los distintos tipos de memorias y describir su papel en la jerarquía de memorias.
- 1.8 Definir qué es un bus y explicar su función en el computador.